1. **Congresos científico tecnológico**, FES-Cuautitlán UNAM. Metodología visual de enseñanza de los sistemas de numeración. Elizabeth Fonseca Chávez, Mario Alfredo Ibarra Carrillo.
2. **Congreso Internacional**. Roccs Acapulco. **IEEE**. Extracción de Cliques en la vecindad de un pixel con un algoritmo visual. Mario Alfredo Ibarra Carrillo, Elizabeth Fonseca Chávez. 2011
3. **Congreso** científico tecnológico, FES-Cuautitlán UNAM. Codificación de autómatas en Arduino. Mario Alfredo Ibarra Carrillo, Elizabeth Fonseca Chávez. 2011
4. Poster. **Congreso Nacional**. Esimez. Unidades Operativas para el procesamiento de señal digital. Mario Alfredo Ibarra Carrillo, Elizabeth Fonseca Chávez. 2014
5. **Congreso Internacional**. CIINDET Cuernavaca. **IEEE**. Diseño de un banco de unidades operativas para conformación versátil de DSP. Mario Alfredo Ibarra Carrillo, Elizabeth Fonseca Chávez. 2015
6. **Congreso internacional** ICCSS. Real time Neuromorphic camera architecture implemented with quadratic emphasis in an FPGA, Elizabeth Fonseca Chávez and Mario Alfredo Ibarra Carrilo. 2) 2016
7. **Congreso internacional** ICCSS. Bio-inspired for detection of moving objects using three sensors. Mario Alfredo Ibarra Carrillo, Elizabeth Fonseca Chávez. 2016.
8. **REVISTA anual**. ISSN-2448-7236. publicación electrónica "Memorias del Congreso Científico Tecnológico de las carreras de Ingeniería Mecánica Eléctrica, Industrial y Telecomunicaciones, sistemas y electrónica", Año 1 No. 1, titulo: Diseño de un banco de unidades operativas para la ejecución en paralelo de instrucciones.2017
9. **Congreso internacional IEEE**-ROCCS **2016**. ARQUITECTURA DE SISTEMA DE CAPTURA DE IMAGENES PARA PROCESO, EN TIEMPO REAL CON FPGA, M.I. ELIZABETH FONSECA CHAVEZ,M.I. MARIO A. IBARRA CARRILLO,DR. JULIO C. SOSA SAVEDRA, DR. RUBEN ORTEGA GONZALEZ,FI – UNAM – IPN-CICATA – IPN-ESCOM. 2016
10. **Patente** en tramite. Camara neuromorfica con FPGA. no. Mx/u/2017/000356. tipo: modelo de utilidad. **2017**
11. **Congreso Cientifico Tecnologico** 12avo. IME. FES-C. Procesador MicroALU. Elizabeth Fonseca Chavez. Mario Alfredo Ibarra Carrillo. **2017**
12. **REVISTA IJEEE**.Bio-inspired for detection of moving objects using three sensors. Mario Alfredo Ibarra Carrillo, Elizabeth Fonseca Chávez international Journal of Electronics and Electrical Engineering. Vol.5 , No. 3, June **2017**. ISSN 2310-380X. pag. 245-248 archivo pdf
13. **REVISTA IJEEE**. Real time Neuromorphic camera architecture implemented with quadratic emphasis in an FPGA, Elizabeth Fonseca Chávez and Mario Alfredo Ibarra Carrilo.international Journal of Electronics and Electrical Engineering. Vol.5 , No. 3, June **2017**. ISSN 2310-380X pag. 230-232 archivo PDF
14. **Congreso ROC&C2017**. Ponencia 19 E-04. Arquitectura de generador de patrón: 7 segmentos a VGA con FPGA.. del 27 al 30 de noviembre de **2017**.E. Fonseca, M. Ibarra. Sosa Savedra.

Congreso CIINDET 2018. Ponencia 129. Transferencia de datos de audio con TCP/IP usando codificación por predicción lineal .21 al 23 de marzo de **2018**. M. Ibarra, V. Garcia. E. Fonseca